



## PATENT ABSTRACTS OF JAPAN

(11) Publication number: 08227394 A  
 (43) Date of publication of application: 03.09.1996

(51) Int. Cl. G06F 13/40  
 G06F 12/16, G06F 13/16, G11C 7/00, G11C 11/41, G11C 11/401, G11C 29/00

(21) Application number: 07191071  
 (22) Date of filing: 04.07.1995  
 (30) Priority: 05.07.1994 US 94 270856

(71) Applicant: MONOLITHIC SYST TECHNOL INC  
 (72) Inventor: LEUNG WINGYU  
 LEE WINSTON  
 HSU FU-CHIEN

(54) DATA PROCESSING SYSTEM AND METHOD FOR OPERATING THE SAME

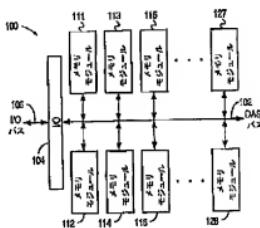
(57) Abstract:

PROBLEM TO BE SOLVED: To provide a data processing system using a memory device with a high through-put, high band width, short access time, short waiting time, resistance to a noise, and a small power consumption, and a method for operating it.

SOLUTION: This system includes a memory device using plural memory modules 111-128 connected in parallel through a DASS bus (directional asymmetrical signal swing width bus) 102 with a master I/O module 104. Each memory module 111-128 is provided with an address sequence circuit, data amplifier circuit, and address/command decoder, and they can be indepen-

dently operated, and an interleave operation can be attained. This data processing system is made redundant in various levels.

COPYRIGHT: (C)1996,JPO



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平8-227394

(43) 公開日 平成8年(1996)9月3日

| (51)Int.Cl. <sup>6</sup> | 識別記号  | 序内整理番号 | F 1          | 技術表示箇所              |
|--------------------------|-------|--------|--------------|---------------------|
| G 0 6 F                  | 13/40 | 3 1 0  | 9188-5E      | G 0 6 F 13/40 3 1 0 |
|                          | 12/16 | 3 1 0  | 7623-5B      | 12/16 3 1 0 P       |
|                          | 13/16 | 5 1 0  |              | 13/16 5 1 0 A       |
| G 1 1 C                  | 7/00  | 3 1 8  | G 1 1 C 7/00 | 3 1 8 A             |
|                          | 11/41 |        | 29/00        | 3 0 1 B             |

(21) 出願登号 特願平7-191071

(71) 出國人 595108505

(22)出願日 平成7年(1995)7月4日

インコニアライテル

(31) 優先指定期量 0.8 / 3.3.0 8.5.6

## MONOTYPIC SYSTEM euchnologiae - Ira

(31) 慶光福玉潔有限公司 0892103,

## Technology, The

(32) 慶光日 1994年7月  
(33) 何生輝文強同 1994年7月

### (72) 発明者　ウイング・リコンク

アメリカ合衆国カリヨナ州05014

アスリガ吉田カリヲルニア州95014  
郵便番号110-161-0133

10450

10150

(74) 代理人 犬理士 天馬 關一 (外1名)

最終頁に統ぐ

(54) 【発明の名称】 データ処理システム及びその動作方法

(57) 【要約】

【課題】スループットが高く、帯域幅が高く、アクセス時間が短く、待ち時間が短く、ノイズに強く、消費電力が少ないメモリデバイスを用いたデータ処理システム及びその動作方法を提供すること

【解決手段】本発明のデータ処理システムは、DASSバス（方向非対称信号スイング幅バス）を介してマスター1/0モジュールに並列に接続された複数のメモリモジュールを用いたメモリバスを含む。各メモリモジュールは、アドレスシーケンス回路、データ増幅器回路、アドレス/コマンドデコーダを有し、独立して動作することができ、インタリーブ動作も可能である。本システムは、データ処理システムは構成要素として、データ処理部、動作方法を記述する記述部、動作方法を記述する記述部、動作方法を記述する記述部。

